

Auxiliar 3

Profesor: Ángel Núñez, Auxiliar: Diego Rivera

9 de Abril de 2012

1. Pregunta 1: Pregunta 1 Parte b, Control 1 Otoño 2011

Diseñe un diagrama de estados para el circuito DET1011 que detecta la secuencia 1011 en su entrada (*no* implemente este diagrama de estados).

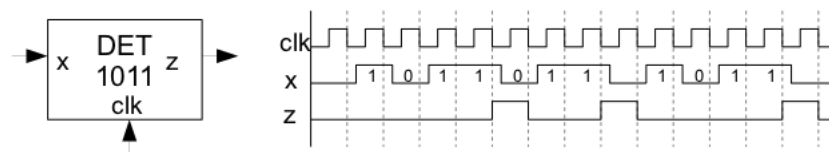


Figura 1: Diagrama de tiempo para DET1011

2. Pregunta 2: Pregunta 2, Control 1 Otoño 2011

Se desea implementar un desplazador que utilice menos transistores que el desplazador en cascada visto en clases. Haga un diseño de desplazador a la izquierda usando un circuito serial que desplace de a un bit por ciclo de reloj. Utilice componentes modulares como sumadores, restadores, desplazador en 1 bit, multiplexores, registros, etc. (per **NO** el desplazador en cascada).

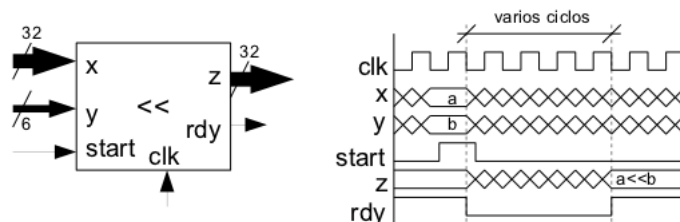


Figura 2: Diagrama de tiempo para el shifter