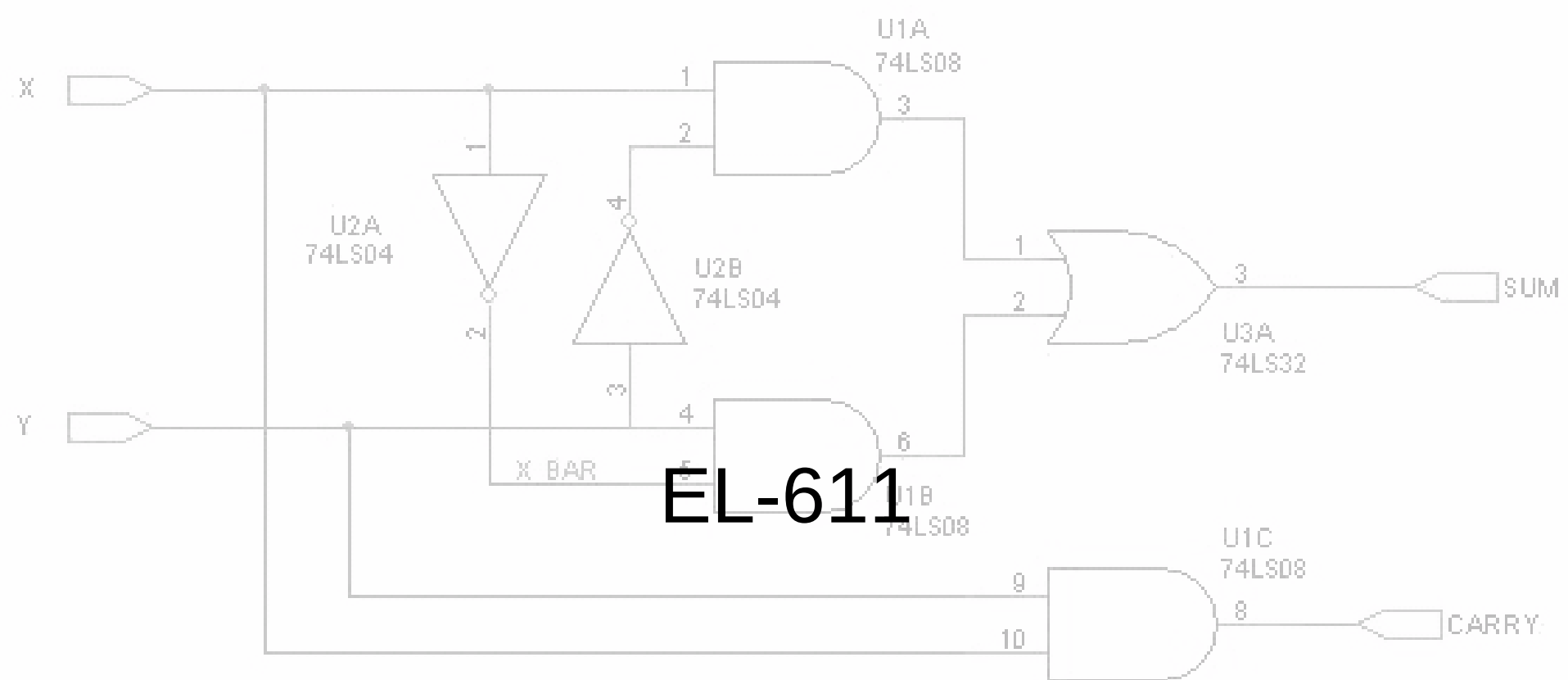
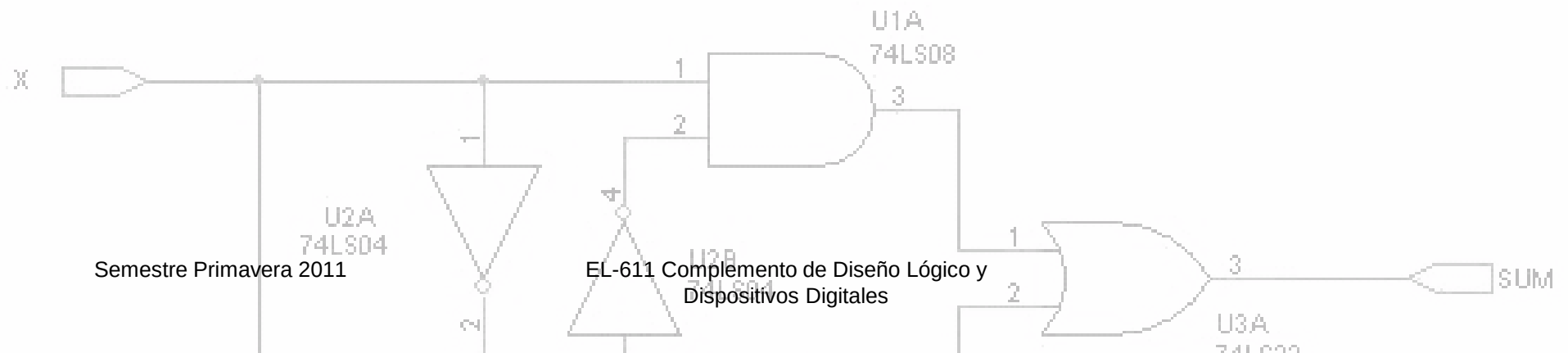




EL-611

Mnemónicos Polarizados

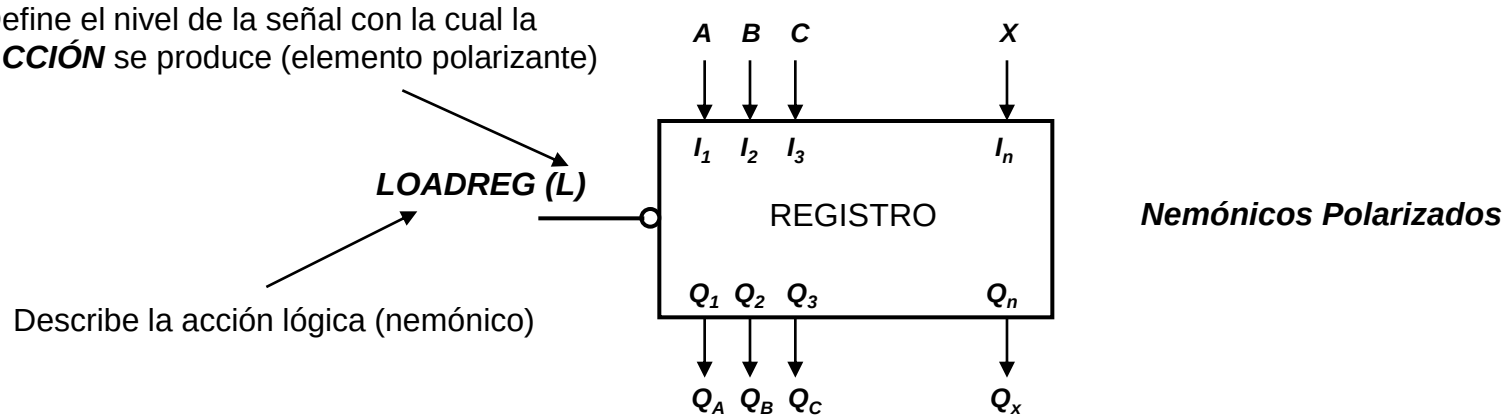


Notación básica para el Diseño Digital

- Facilitar la lectura de Diagramas Lógicos
- Necesario para enfrentar diseños de mayor envergadura

ACCIÓN: respuesta del hardware relacionada con una operación física o con alguna condición resultante de una operación física.
Ejemplo: cambio de posición de un interruptor.
Se podría clasificar una acción como VERDADERA o FALSA

Define el nivel de la señal con la cual la **ACCIÓN** se produce (elemento polarizante)



“LOADREG se activa con un nivel bajo (LOW)”

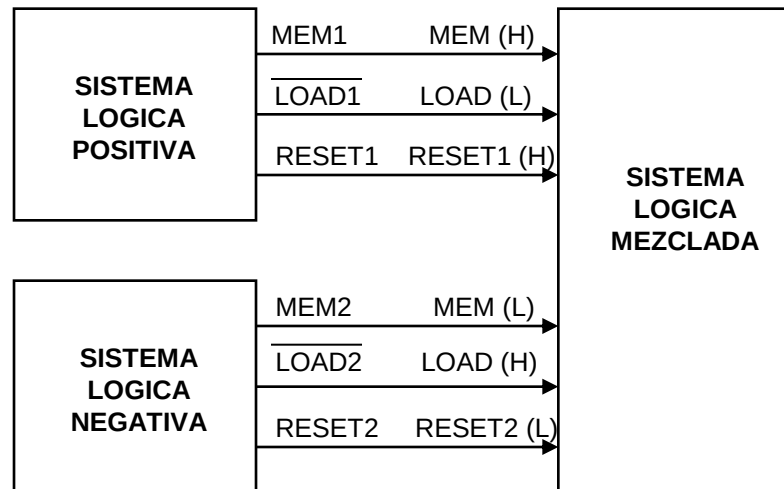
Nemónicos Polarizados

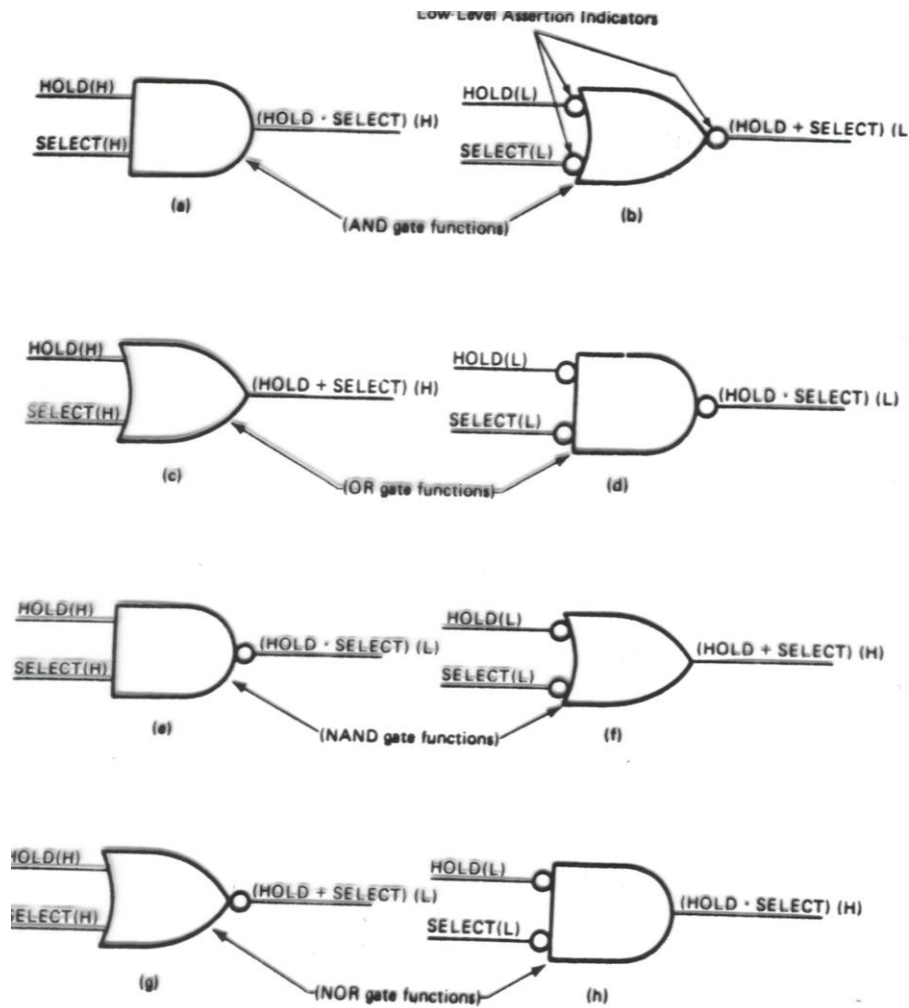
ACTIVADO (asserted): se define como la posición afirmativa de una acción que relaciona variables booleanas

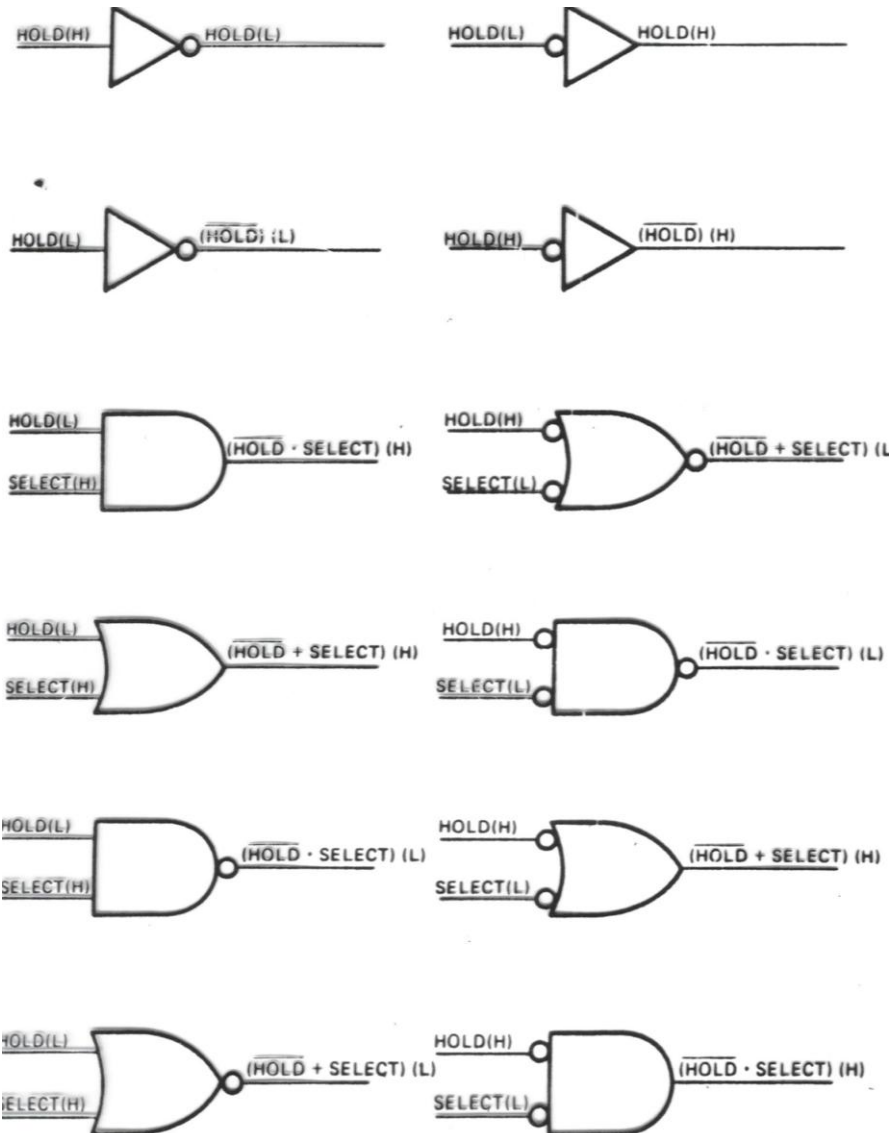
ACTIVADO no implica voltaje alto asociado

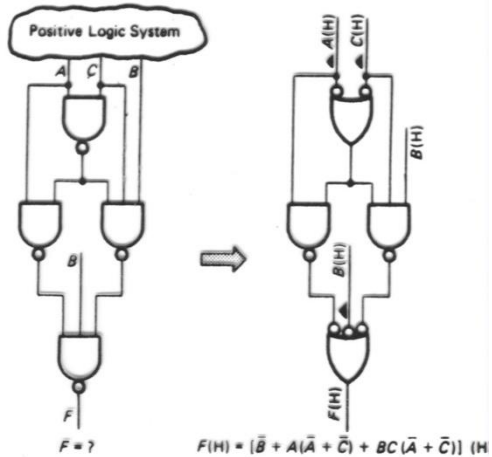
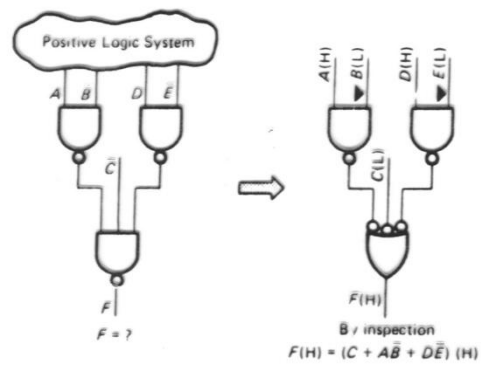
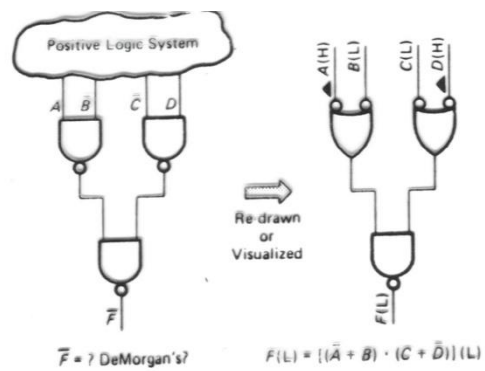
Lógica **POSITIVA**: nemonicos activos con nivel alto (HIGH)

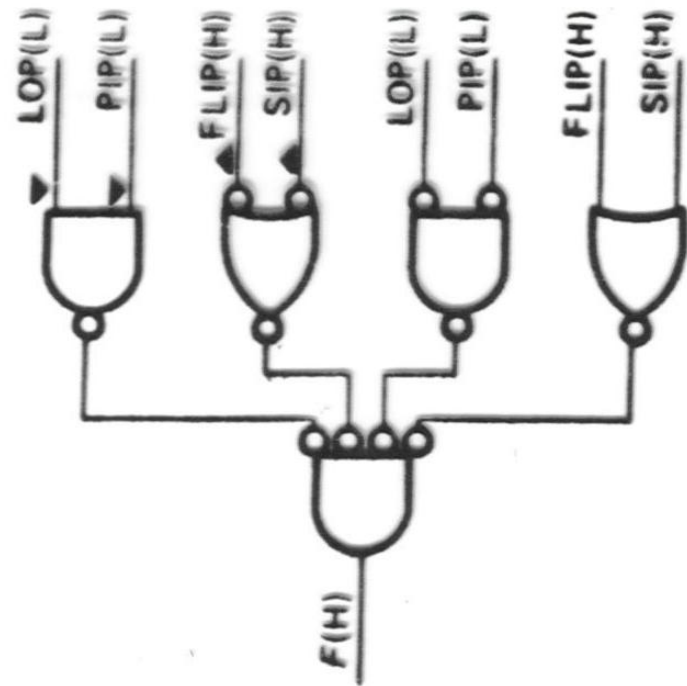
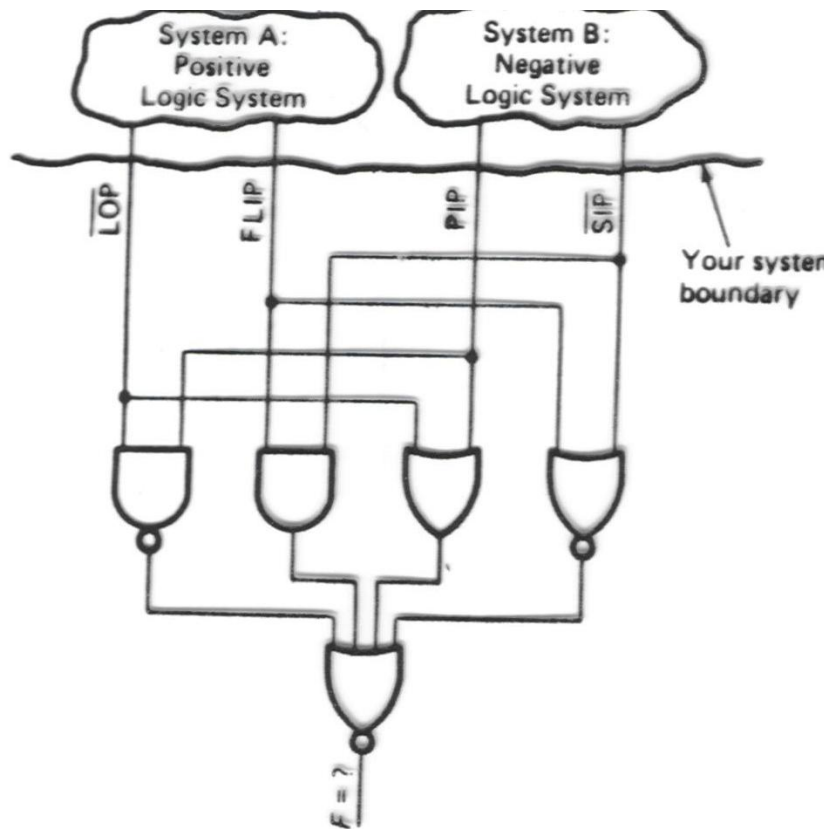
Lógica **NEGATIVA**: nemonicos activos con nivel bajo (LOW)



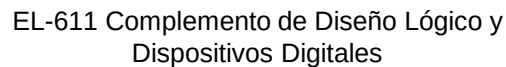


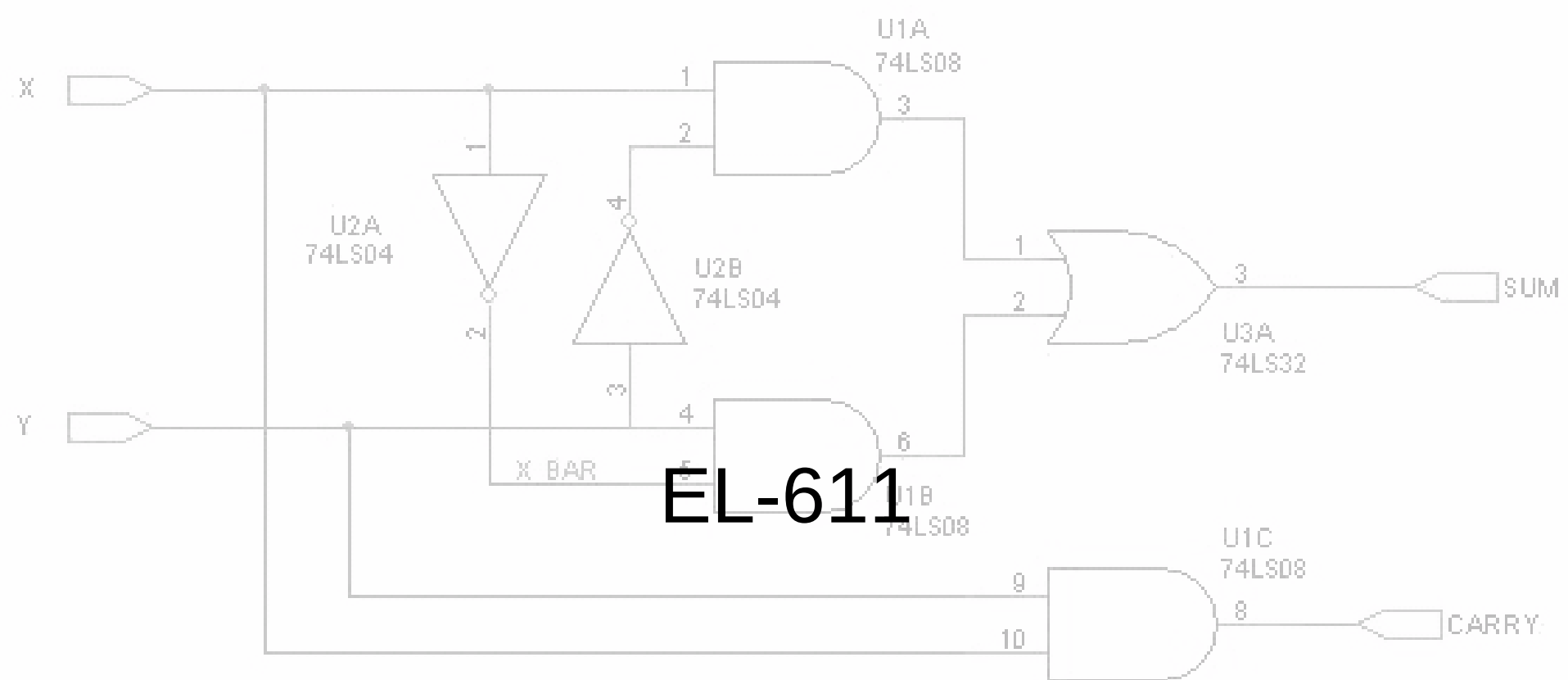






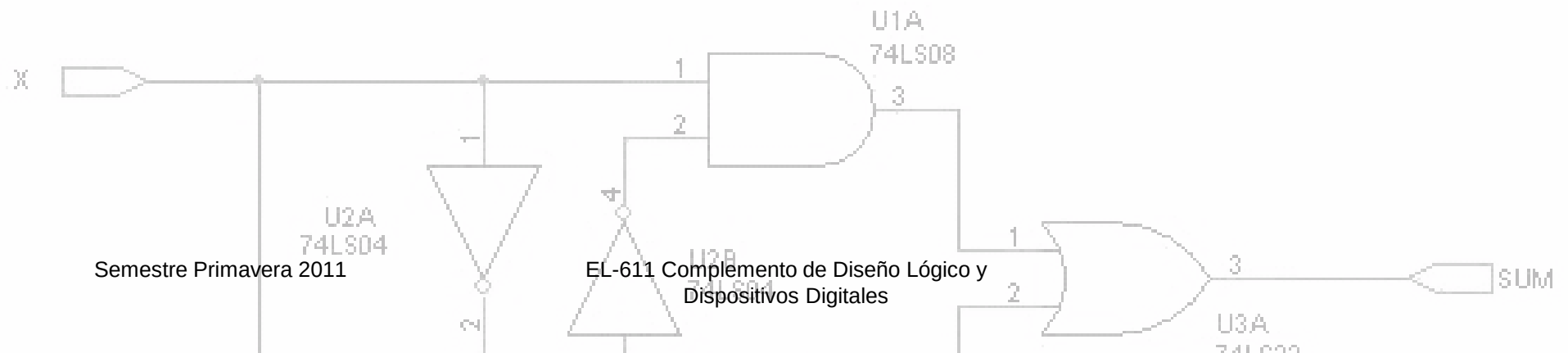
$$F(H) = [(\overline{LOP} \cdot \overline{PIP}) (\overline{FLIP} + \overline{SIP}) (LOP \cdot PIP) (FLIP + SIP)] (H)$$



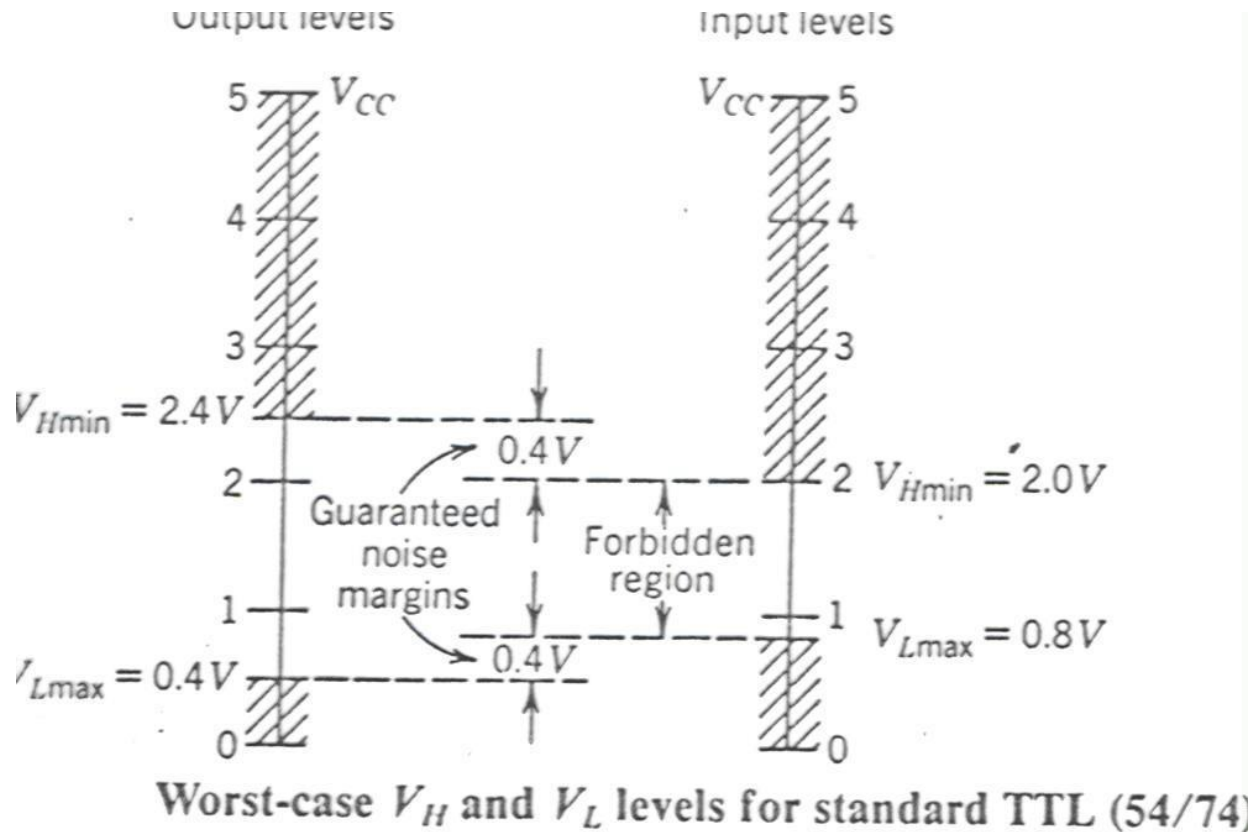


EL-611

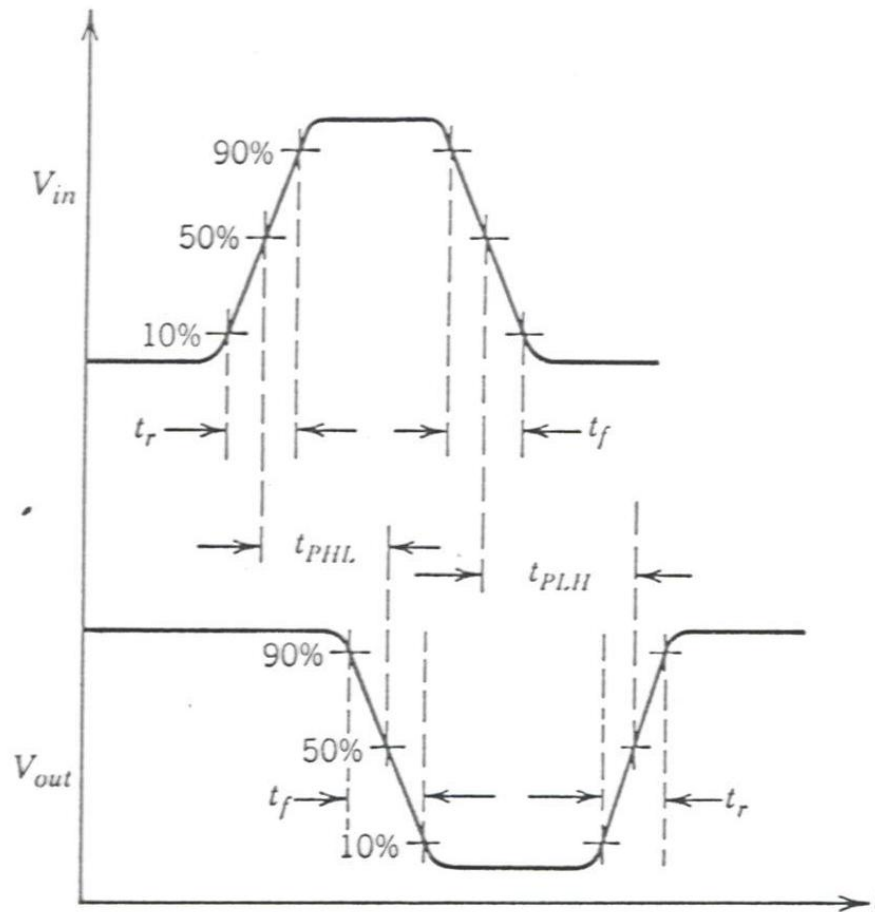
Aspectos Tecnológicos



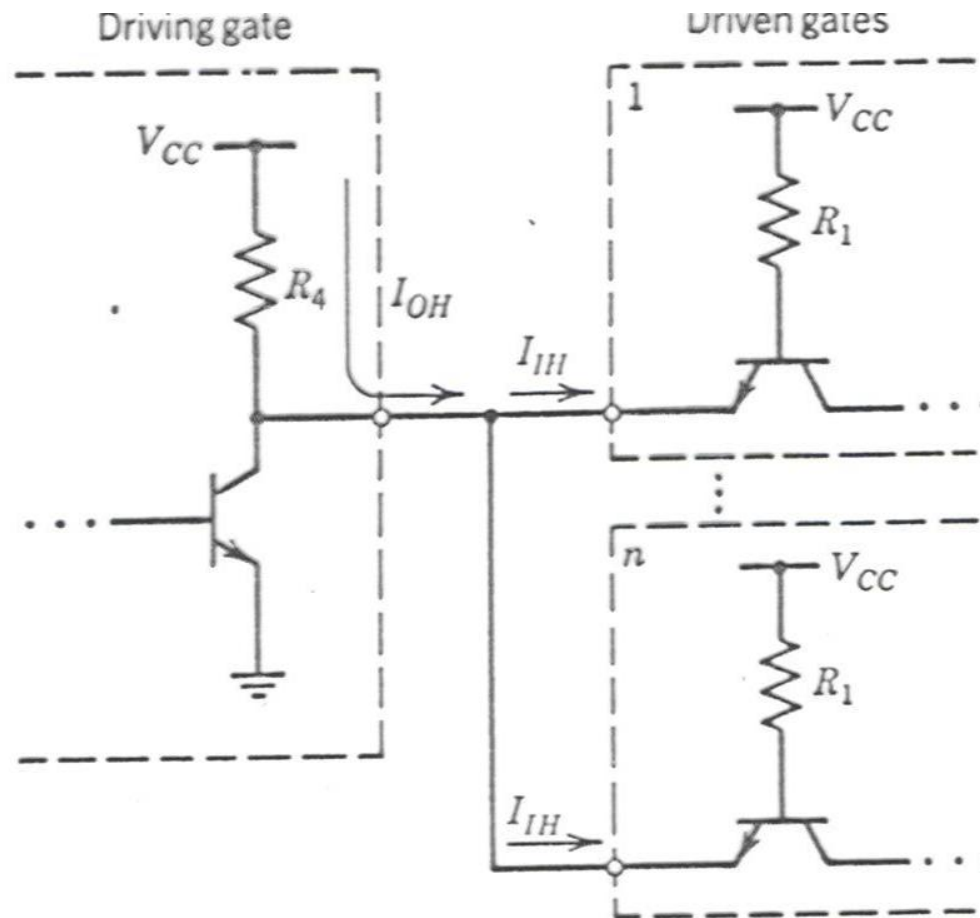
Niveles para V_H y V_L en el Peor de los Casos para TTL



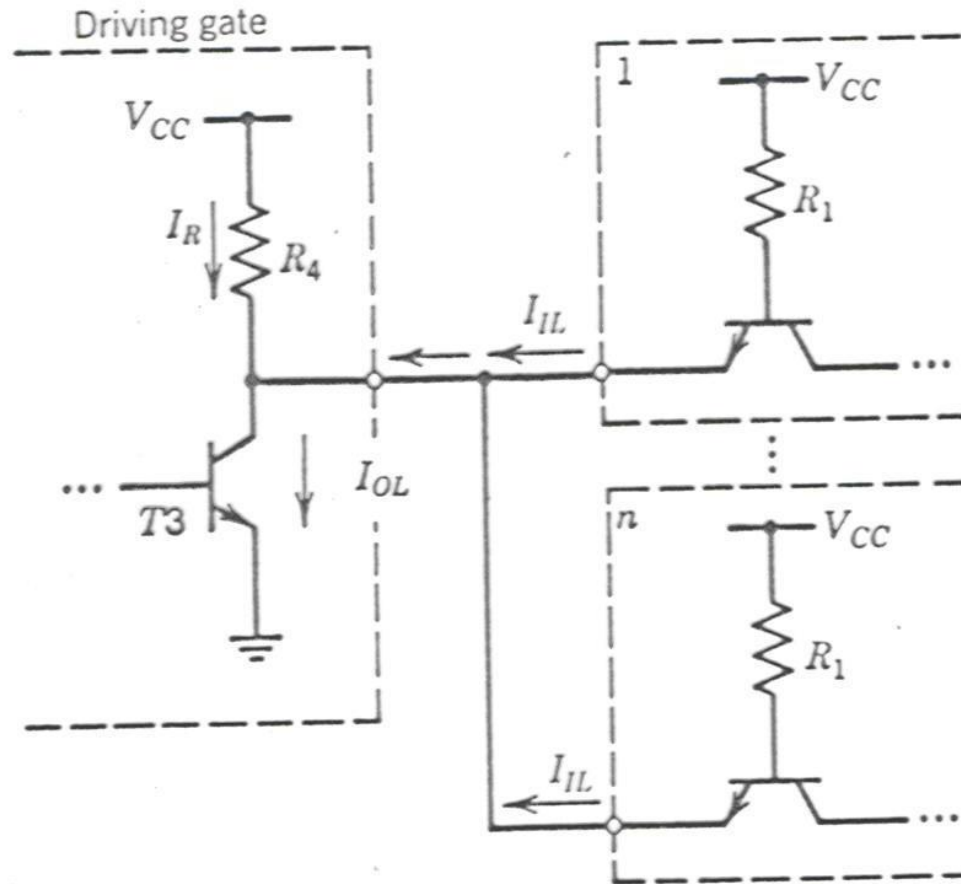
Características Dinámicas



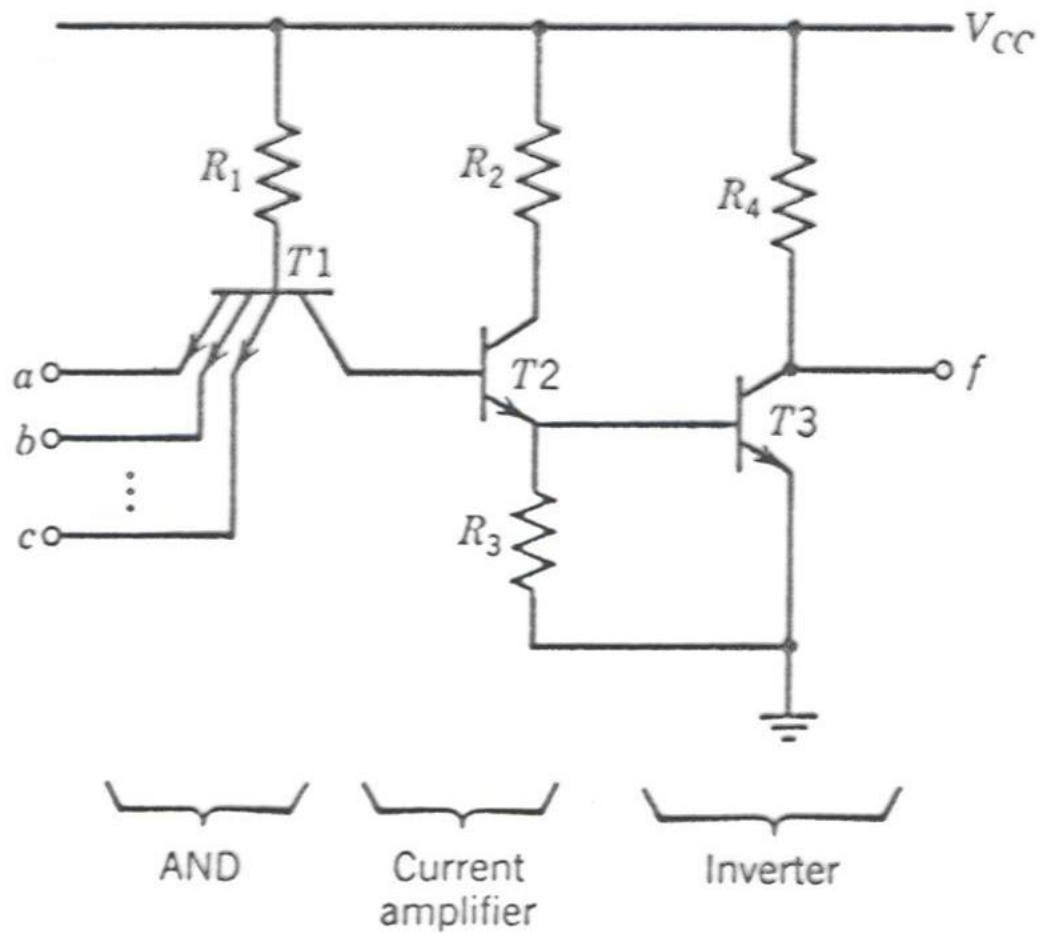
Compuerta como Fuente de Corriente



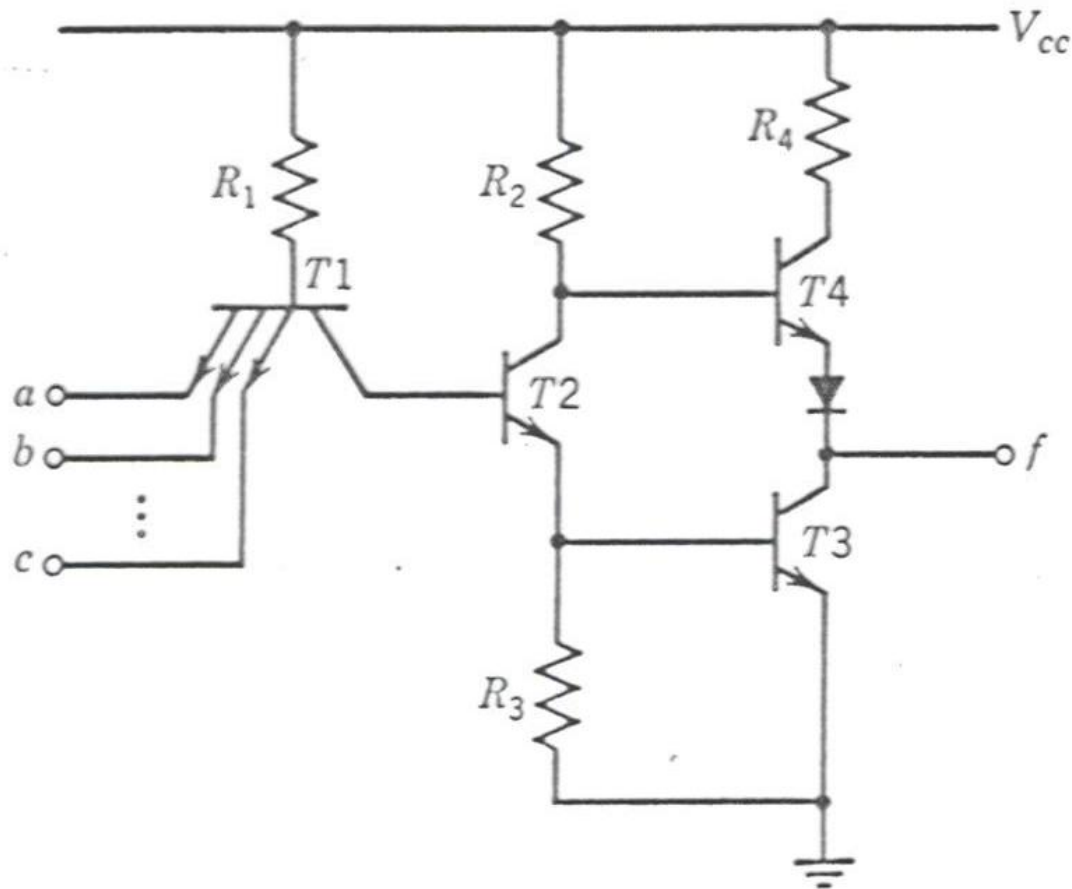
Compuerta como Drenaje de Corriente



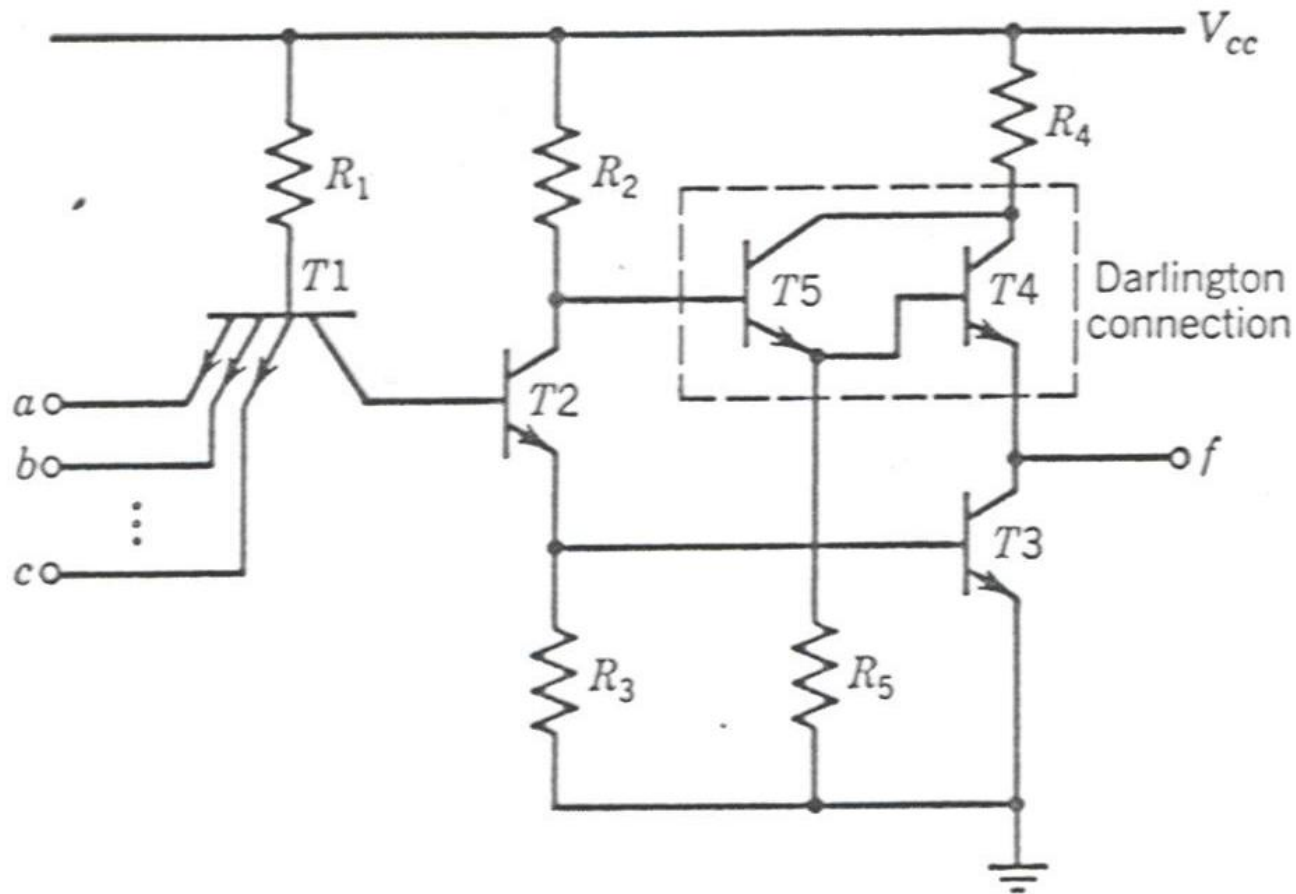
Compuerta NAND



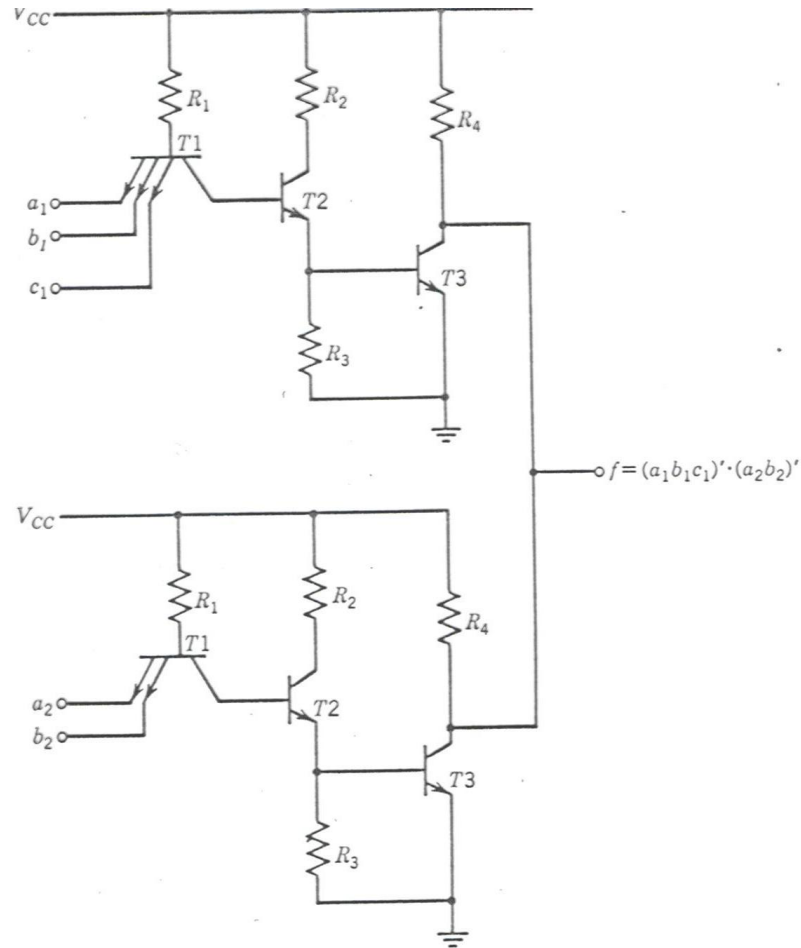
Compuerta NAND con Salida “totem-pole”



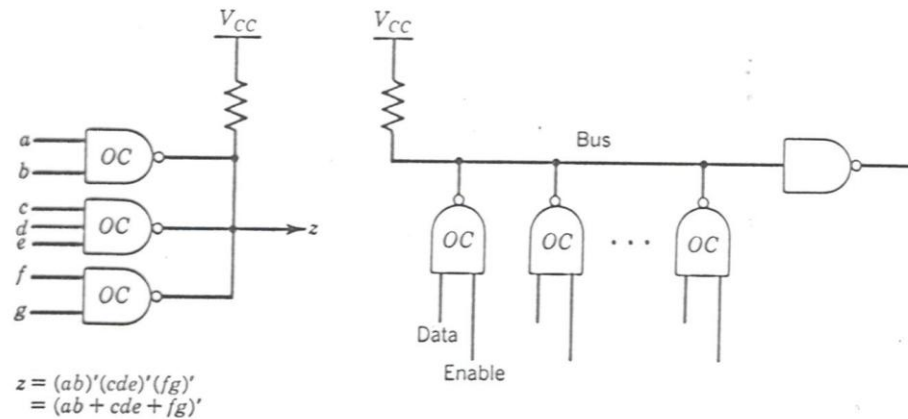
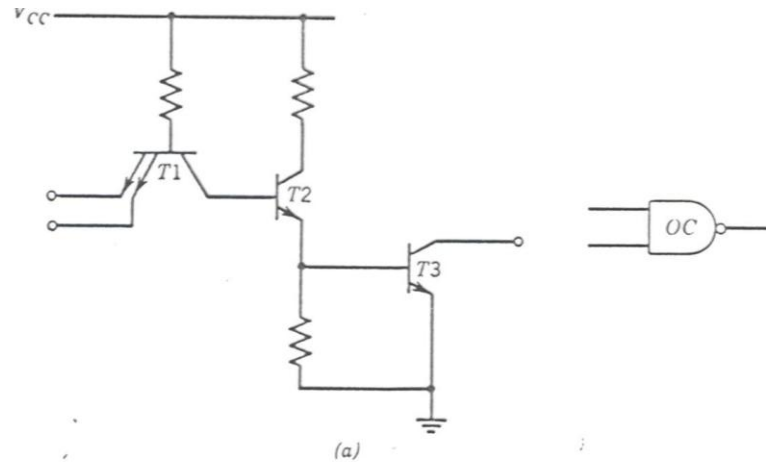
Compuerta con Circuito Buffer



Conexión “wire logic”



Compuertas “open-collector”



Compuerta NAND con Salida “tri-state”

