

Posicionar dominante biestable Operaciones lógicas con bits

Entradas/salidas

S1, R (KOP)

S1, R (FUP)

OUT (KOP)

OUT (FUP)

xxx

[Acceder a la memoria de la CPU](#)

[Rangos de datos](#)

Operandos

Circulación de corriente

I, Q, M, SM, T, C, V, S, L, circulación de corriente

Circulación de corriente

I, Q, M, SM, T, C, V, S, L, circulación de corriente

I, Q, M, V, S

[Errores](#)

[Operaciones soportadas por las CPUs S7-200](#)

[Tamaño de las operaciones en la memoria de la CPU](#)

Tipos de datos

BOOL

BOOL

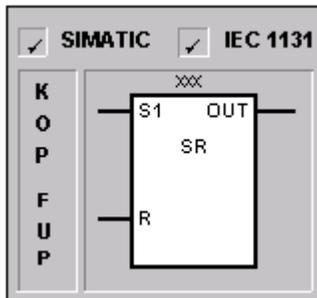
BOOL

BOOL

BOOL

[Nemotécnica SIMATIC/Internacional](#)

[Direccionamiento](#)



La operación **Posicionar dominante biestable (SR)** es un flip-flop en el que domina la señal “posicionar”. Si tanto la señal “posicionar” (S1) como la señal “rearmar” (R) son verdaderas, la salida (OUT) será verdadera.

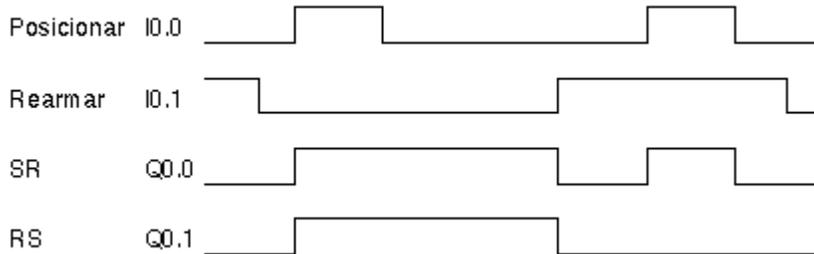
El parámetro “bit” indica el parámetro booleano que está activado (“posicionado”) o desactivado (“rearmado”). La salida opcional refleja el estado de señal del parámetro “bit”.

Tabla de verdad para la operación Posicionar dominante biestable:

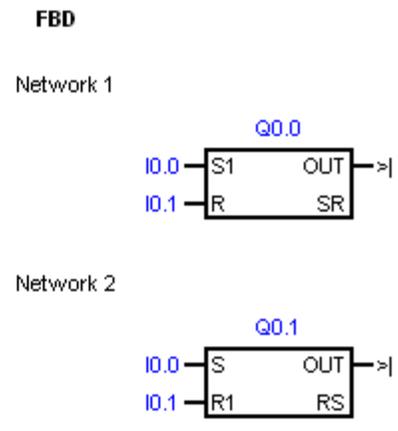
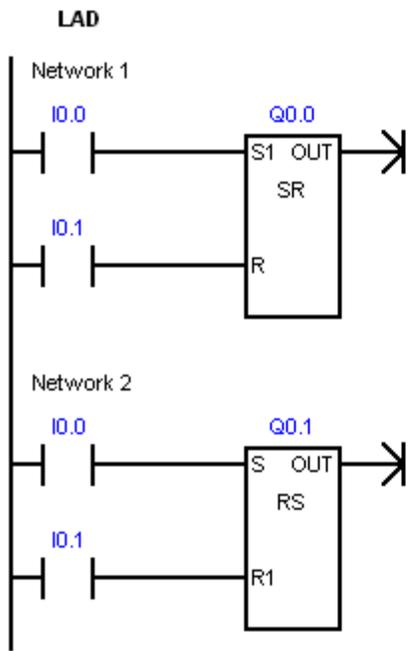
Operación	S1	R	Out (bit)
SR	0	0	Estado anterior
	0	1	0
	1	0	1
	1	1	1

La figura siguiente muestra un cronograma de las operaciones Posicionar dominante biestable y Rearmar dominante biestable.

Cronograma



Example Program



AWL

```
NETWORK 1
LD I0.0
LD I0.1
NOT
A Q0.0
OLD
= Q0.0

NETWORK 2
LD I0.0
LD I0.1
NOT
LPS
A Q0.1
= Q0.1
LPP
ALD
O Q0.1
= Q0.1
```