

PROGRAMA DE CURSO

Código	Nombre								
EL3004	Circuitos Electrónicos Analógicos								
Nombre en	Nombre en Inglés								
	Analog Electronic Circuits								
SCT	Unidades Docentes		Horas de	Horas Docencia	Horas de Trabajo				
301			Cátedra	Auxiliar	Personal				
6		10	3,5	1,5	5				
		Requisitos	Carácter del Curso						
EL3001 Ana	álisis y D	iseño de Circuitos	Obligatorio						
EL3005 Ser	íales y S	istemas I.							
Davidada da Assaudiasia									

Resultados de Aprendizaje

Al final del curso se espera que el estudiante

- 1. Evalúe y diseñe circuitos con elementos pasivos lineales y no lineales.
- 2. Analice y diseñe circuitos con elementos activos para aplicaciones en amplificación lineal de señales de voltaje o corriente, filtraje analógico, circuitos osciladores y fuentes reguladas.

Metodología Docente	Evaluación General		
La metodología será de trabajo será activo- participativa, en donde se desarrollarán: Clases expositivas. Cátedras expositivas	La evaluación será de proceso, en donde el estudiante tendrá las siguientes instancias para demostrar sus logros: • Controles.		
 Catedras expositivas Sesiones demostrativas. Tareas Laboratorios de trabajo personal 	 Examen. Tareas. Laboratorios de trabajo personal. 		



Unidades Temáticas

	Número Nombre		e de la Unidad	Duración en Semanas	
	1 Fundamentos de D		Dispositivos Electrónicos	3 Semanas	
		P	Activos		
	(Contenidos	Resultados de Aprendizajes d Unidad	e la	Referencias a la Bibliografía
 2. 3. 	tipo- <i>n</i> y tip Juntura <i>p-n</i> Transistore (BJT). Mod	•	Al final de la unidad, se espera el estudiante 1. Comprenda los principios física de estado sólido d del funcionamiento dispositivos semiconducto 2. Calcule el punto de opera	de la etrás de res.	[1] Cap. 3-6 [2] Cap. 1, 3, 5 [3] Cap. 2-5 [6] Cap. 2
5.	(FET). a. Transist Modos voltaje- b. Transist Físico. Curvas v	or JFET: Modelo físico. de operación. Curvas corriente. or MOSFET: Modelo Modos de operación. voltaje-corriente. ón entre BJTs y FETS.	de circuitos con transis con cargas pasivas, y circuitos con diodos.		

Número Nombre		e de la Unidad		Duración en Semanas			
	2 Circuitos Ele			ectrónicos Básicos		4 Semanas	
	(Contenidos	Resultados de Aprendizajes de la Unidad		e la	Referencias a la Bibliografía	
1		esculadas, stance da	A 1 4				
1.		reguladas: etapas de		final de la unidad, se espera	que	[1] Cap. 3-5, 14	
		n, filtrado y regulación.		estudiante		[2] Cap. 2,4,6-8	
2.	Polarizació	n de transistores en	1.	•	entes	[3] Cap. 3-5, 8	
	circuitos di	scretos.		reguladas de voltaje	con	[4] Cap. 1-3	
3.	Circuitos A	mplificadores.		elementos pasivos.			
	a. Model	los equivalentes de	2.	Evalúe diferentes esquema	as de		
	redes	de dos puertas.		polarización de transistore	s.		
	b. Análisi	is de señal grande y	3.	Calcule la respuesta a	señal		
	señal ¡	pequeña.		grande, pequeña y			
	c. Respu	esta en frecuencia de		frecuencia de circ	uitos		
	amplificadores.			amplificadores de una etap	oa.		
4.	'			Diseñe los elementos pa			
	de potencia.			de un amplificador de			
5.	•	n de amplificadores.		etapa.			
6.		ores lógicos mediante	5.		o de		
	BJTs y MOS	<u>-</u>		un amplificador en sus dist			
	,	-		etapas y de acuerdo			
(*)	(*): Tema opcional			clasificación del dispositivo			



	Número	Nombre	e de la Unidad	Dura	ción en Semanas
3 Electróni			ica Analógica		5 Semanas
		Contenidos	Resultados de Aprendizajes d Unidad	Referencias a la Bibliografía	
1.	a. Configureb. Circuitdifere	nciadores.	Al final de la unidad, se espera el estudiante 1. Evalúe y diseñe circuitos amplificadores operacio ideales.	s con nales	[1] Cap. 2,6-7,9 [2] Cap.9-11,13 [3] Cap. 6, 10- 11 [4] Cap. 4
2.	d. Diseño Polarizació integrados a. Fuent	esta en frecuencia. con OpAmps n de circuitos y cargas activas es de corriente tos con cargas activas	 Analice circuitos polarización de integrad transistores con cargas act Analice circuitos amplificadores diferenciale Analice amplificadores 	ivas. con	[5] Cap. 3
3.	a. Caract b. Imple pares MOSF c. Ampli cargas	ficador diferencial con sactivas de ganancia y etapa de	operacionales reales desd perspectivas de respues señal grande, pequeña frecuencia.	ta a	
4.	-	Amplificadores ales mentaciones con BJTs mentaciones con FETs			



	UNIVERSIDAD DE CHILE					
	Número Nombre		e de	e la Unidad Duración en Semanas		
	4	Aplicaci	ones y Diseñ	ío d	de Circuitos Integrados 3 Semanas	
	C	ntenidos		R	Resultados de Aprendizajes de la Referencias a Unidad la Bibliografía	
1.	Filtros Activos a. Diseño de redes activas				final de la unidad, se espera que estudiante [2] Cap. 15	
2.	b. Filtros activos de dos polos Osciladores			1.		
	a. Principi sinusoi b. Puente	dales	osciladores	2.		
		Schmitt t s tempor	-	3.	Analice circuitos amplificadores de potencia.	
3.	b. MOSFE	potencia Ts de pote	encia	4.	Diseñe fuentes reguladas utilizando circuitos integrados reguladores de voltaje.	
4.	I. Reguladores de Voltaje					

Bibliografía

Bibliografía Básica

- [1] Sedra, A., Smith, K. *Microelectronic Circuits*. 5th Edition. Oxford University Press, 2004.
- [2] Neamen, D.A. *Microelectronic Circuit Analysis and Design*. 3rd Edition. McGraw-Hill, 2007.

Bibliografía Complementaria

- [3] Burns, S., Bond, P. *Principles of Electronic Circuits*. 2nd Edition. PWS Publishing Company, 1997.
- [4] Horowitz, P., Hill, W. The Art of Electronics. Cambridge University Press, 1989.
- [5] Johns, D., Martin, K. Analog Integrated Circuit Design. Wiley, 1996.
- [6] Singh, J. Dispositivos Semiconductores. McGraw-Hill, 1997.

Vigencia desde:	Marzo 2009
Elaborado por:	Nicolás Beltrán
	Patricio Parada