

EL 54A LABORATORIO DE CIRCUITOS ELECTRONICOS

Semestre: Otoño 2008

Prof.: Helmuth Thiemer

Clases : Vi 14:00 - 16:00 hrs.

Laboratorio: Sec 01 Lu: 12:00 - 18:00 hrs.
Sec 03 Mi: 12:00 - 18:00 hrs.
Sec 02 Ju: 12:00 - 18:00 hrs.

CALENDARIO DE ACTIVIDADES

	Semana	Sesión Laboratorio Lunes (Sec 01)	Sesión Laboratorio Miércoles (Sec 03)	Sesión Laboratorio Jueves (Sec 02)	Clase/Control Viernes
1	10/03				Introduccion
2	17/03				Feriado
3	24/03			Fuente Regulada	Clase
4	31/03	Fuente Regulada	Fuente Regulada	Transistores FET	Clase
5	07/04	Transistores FET	Transistores FET	Amplificador Operacional	Clase
6	14/04	Amplificador Operacional	Amplificador Operacional	Tiristores	Clase
7	21/04				Control 1
8	28/04	Tiristores	Tiristores	Feriado	
9	05/05	Osc enc. por fase	Osc enc. por fase	Osc enc. por fase	Clase
10	12/05				Control 2
11	19/05	Vacaciones	Feriado	Vacaciones	Vacaciones
12	26/05	Proyecto de Diseño		Proyecto de Diseño	
13	02/06	Proyecto de Diseño		Proyecto de Diseño	
14	09/06				Control 3
15	16/06				
16	23/06	Lab Recuperativo		Lab Recuperativo	
18	30/06-14/07	Exámenes		Exámenes	Exámenes

Guías de Laboratorio y entrega de Preinforme e Informes

Previo a cada experiencia se dispondrá de una guía de laboratorio que se publica en U-Cursos. En base a ésta, se elaborará un preinforme, se desarrollará el trabajo de laboratorio y se elaborará un informe final.

El preinforme se deberá entregar al inicio de la sesión de laboratorio correspondiente. El informe se deberá entregar, a más tardar, 7 días después de la realización de la experiencia.

Por cada día de atraso en la entrega de los informes, se bajará medio punto a la nota final de la experiencia. El atraso en la entrega del preinforme, implicará la no realización de la experiencia.

Lugar de recepción informes: Secretaría Docente Ing. Eléctrica

Experiencias

Los alumnos deberán verificar a más tardar el día anterior a la sesión, la existencia de los componentes electrónicos e instrumentos requeridos para la realización de la experiencia. Para ello se deberán acercar a los ayudantes que están a cargo del módulo de Electrónica del Laboratorio de Electrotecnologías.

Durante la experiencia, se deberá constatar cualquier anomalía en los instrumentos en los primeros 15 minutos después de la entrega de éstos. Todo instrumento que sea dañado durante la sesión, deberá ser informado por el alumno o el grupo que lo haya usado.

Del mismo modo, los componentes dañados en el transcurso de la experiencia deberán ser informados (con el objeto de no perjudicar los alumnos de las sesiones siguientes). Apelamos a la conciencia de cada alumno para responder por los daños causados, reponiendo las componentes defectuosas.

Evaluación

Al iniciar cada sesión de Laboratorio se realizará una interrogación previa que abarcará las materias incluidas en el preinforme de la experiencia a realizar. Esta interrogación será evaluada con nota A o R, la que indica si el alumno será o no aceptado en el Laboratorio.

Cualquier experiencia incompleta (falta de preinforme, trabajo de Laboratorio o Informe) será calificado con nota 1.

Se podrá recuperar una experiencia en las fechas expresamente designadas para tal efecto.

Para aprobar el curso se requiere que tanto la nota final de controles (C), como la nota de Experiencias de Laboratorio (L), sean superiores o iguales a 4. La nota final del ramo es calculada de la siguiente manera.

$$NF = 0.4 C + 0.6 L$$



fcfm

Ingeniería Electrónica
FACULTAD DE CIENCIAS
FÍSICAS Y MATEMÁTICAS
UNIVERSIDAD DE CHILE

Bibliografía

Internet: Motorola: <http://mot-sps.com/products/index.html>
 National Semiconductor: <http://www.national.com/design/>
 Philips: <http://www.semiconductors.philips.com/products/standard/>

Millman y Halkias, "Integrated electronics". McGraw Hill.
Deboo y Borrous, "Circuitos integrados y dispositivos semiconductores". Marcombo.
Taub y Shilling, "Digital integrated electronics". McGraw Hill.
Gosling, Towsend, Watson, "Field effect transistors". Butter-Worth.
Smith, "Modern operational circuit design". Wiley.
Gentry y otros, "Principles and applications of PNP devices". Prentice Hall.
Millman, "Micro electronics digital and analog circuits and systems". McGraw Hill.
Tobey, Graeme, Huelsman, "Operational amplifiers design and application". McGraw Hill.
Manuales NATIONAL SEMICONDUCTOR
Manual de aplicaciones SIGNETICS
Gardner, "Phaselock techniques". Wiley.
Kroupa, "Frecuency syntesis. Theory, design and applications". London, Griffin.
