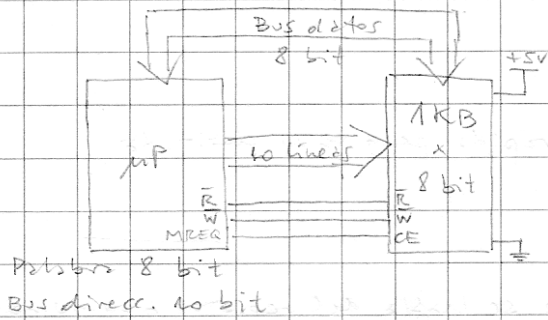


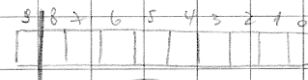
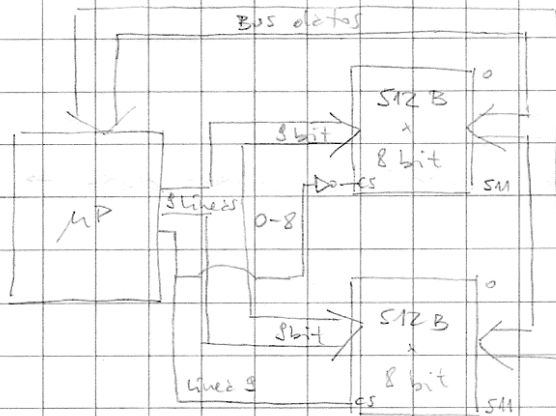
• Acceso de memoria



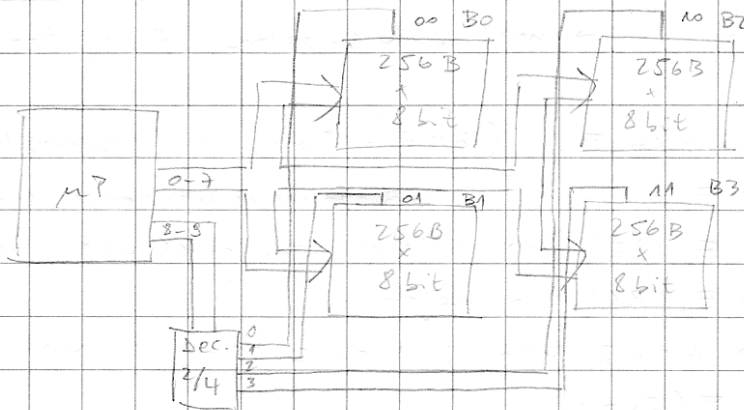
R : Read

W : Write

CE : chip enable (o chip select) a VCC



bit para seleccionar bloque de memoria

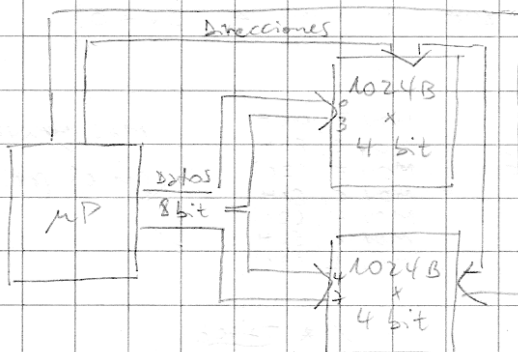


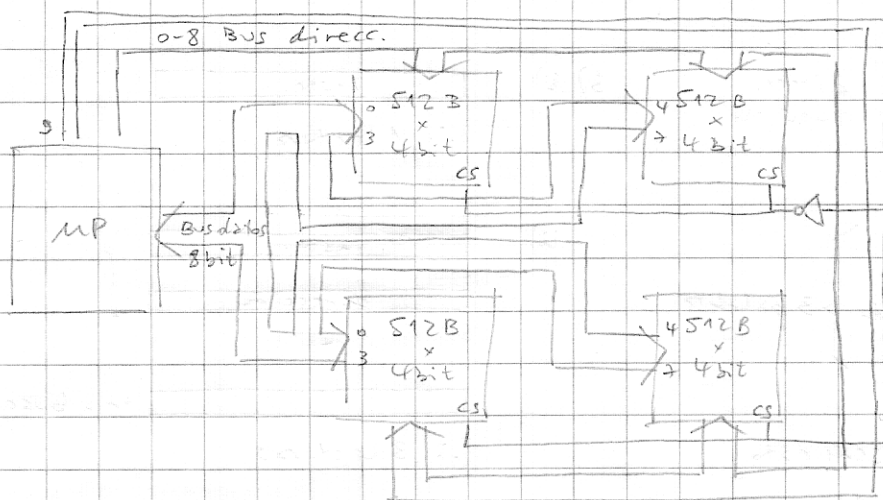
B0 : 0-255

B1 : 256-511

B2 : 512-767

B3 : 768-1023





Ejercicios:

1) μP 8 bit, capaz de direccionar 64 KB. Construye su memoria si dispone de:

- a) Memorias de 16 KB
- b) " 32 KB $\times$ 4 bit
- c) " 64 KB $\times$ 1 bit
- d) " 128 KB

2) μP 32 bit, capaz de direccionar 1 GB. Construye su memoria si dispone de:

- a) Memorias de 256 MB
 - b) 1 sola memoria de 256 MB
- } ambos de 32 bit

3) μP 32 bit, capaz de direccionar 512 MB. Construye su memoria si:

- a) Tiene memorias de 256 MB $\times$ 2 bit
- b) Tiene memoria de 128 MB

- i) Deje las posiciones contiguas
- ii) Deje las posiciones alternadas

c) En ambos casos en qué bloque de memoria está la posición 4E57FH (dirección lógica)?

EL 548
23/08

* a) Bus de datos 8 bits, bus direcc. 16 bits

b) Bus de datos 32 bits, bus direcc. 30 bits

i) CPL ; $A \leftarrow \bar{A}$

ii) SUMA (DIR) ; $A \leftarrow A + (DIR)$

iii) SUMA (DIR3), (DIR2), (DIR1) ; $(DIR3) \leftarrow (DIR2) + (DIR1)$