

Universidad de Chile
Facultad de Ciencias Físicas y Matemáticas
Departamento de Ingeniería Eléctrica

Problema propuesto.

Este problema propuesto les permitirá ejercitarse más en el uso del método tabular.

Diseñe un circuito de dos salidas z_1 y z_2 , y una entrada de 5 bits, tal que:

- la salida z_1 vale uno cuando la entrada es un número binario divisible por seis o por cuatro.
- la salida z_2 vale uno cuando la entrada es un número binario divisible por cinco o por cuatro.

En todos los otros casos, z_1 y z_2 valen 0.

Para eso, primero encuentre una SoP mínima usando el método de Quine-McCluskey, y luego dibuje su circuito en términos de compuertas elementales.

La solución la dejaré a vuelta de vacaciones en fotocopidora.

Javier Acuña
jacuna@ing.uchile.cl