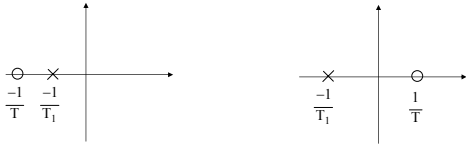


Sistemas de Fase Mínima y de Fase No Mínima

Ejemplos: Fase mínima y fase no mínima

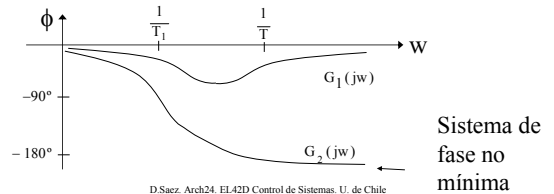
$$G_1(j\omega) = \frac{1+j\omega T}{1+j\omega T_1} \quad G_2(j\omega) = \frac{1-j\omega T}{1+j\omega T_1} \quad 0 < T < T_1$$



D Sáez, Arch24, EL42D Control de Sistemas, U. de Chile

Sistemas de Fase Mínima y de Fase No Mínima

Las dos funciones de transferencias tienen la misma característica de magnitud, pero tienen diferente característica de ángulo de fase.



D Sáez, Arch24, EL42D Control de Sistemas, U. de Chile

Sistemas con Retardo Diagrama de Bode

El retardo tiene un comportamiento de fase no mínima y tiene un atraso de fase excesivo sin atenuación en frecuencias altas.

Páde:
$$\left(e^{-T_d s} = \frac{1 - T_d s/2}{1 + T_d s/2} \right)$$

Retardo:
$$G(j\omega) = e^{-j\omega T}$$

D Sáez, Arch24, EL42D Control de Sistemas, U. de Chile

Sistemas con Retardo Diagrama de Bode

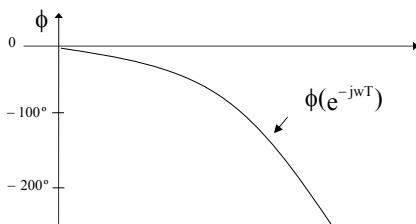
$$|G(j\omega)| = |\cos \omega T - j \sin \omega T| = 1 = 0 \text{ dB}$$

$$\phi(G(j\omega)) = -\omega T \text{ radianes}$$

D Sáez, Arch24, EL42D Control de Sistemas, U. de Chile

Sistemas con Retardo Diagrama de Bode

El ángulo de fase varía en forma lineal en la frecuencia.



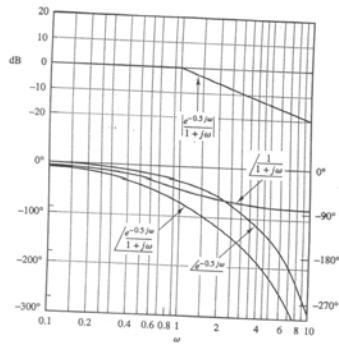
D Sáez, Arch24, EL42D Control de Sistemas, U. de Chile

Sistemas con Retardo Diagrama de Bode

Ejemplo:

$$G(j\omega) = \frac{e^{-j\omega L}}{1+j\omega T}$$

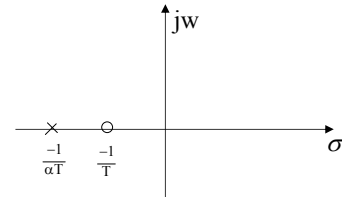
D Sáez, Arch24, EL42D Control de Sistemas, U. de Chile



D Saez, Arch24, EL42D Control de Sistemas, U. de Chile

Características en el Dominio del Tiempo del Controlador por Adelanto de Fase

$$G_c(s) = K_c \alpha \frac{(Ts+1)}{(\alpha Ts+1)} \quad 0 < \alpha < 1$$



D Saez, Arch24, EL42D Control de Sistemas, U. de Chile

Características en el Dominio del Tiempo del Controlador por Adelanto de Fase

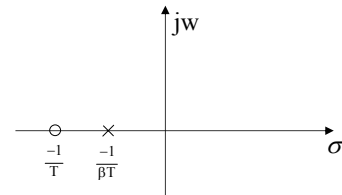
En general:

- 1) Cuando se emplea en forma adecuada, puede incrementar el amortiguamiento del sistema.
- 2) Mejorar los tiempos de subida y la estabilización.

D Saez, Arch24, EL42D Control de Sistemas, U. de Chile

Características en el Dominio del Tiempo del Controlador por Atraso de Fase

$$G_c(s) = K_c \beta \frac{(Ts+1)}{(\beta Ts+1)} \quad \beta > 1$$



D Saez, Arch24, EL42D Control de Sistemas, U. de Chile

Características en el Dominio del Tiempo del Controlador por Atraso de Fase

- 1) La respuesta transitoria es más lenta. Aumenta el tiempo de subida y estabilización.
- 2) Funciona como un PI, por lo tanto un sistema cuyo atraso se compensa tiende a volverse menos estable.

D Saez, Arch24, EL42D Control de Sistemas, U. de Chile

Controlador por Atraso – Adelanto de Fase

La parte de adelanto de fase mejora los tiempos de subida y estabilización.

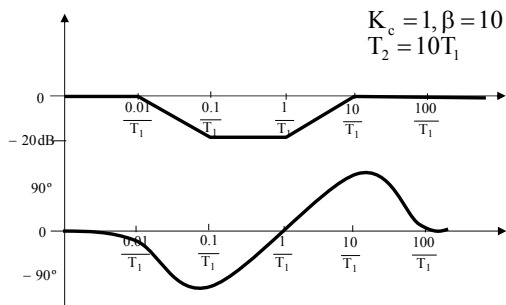
La parte de atraso de fase provee un mejor amortiguamiento del sistema.

$$G_c(s) = \frac{K_c (T_1 s + 1)(T_2 s + 1)}{\left(\frac{T_1 s}{\beta} + 1\right)(\beta T_2 s + 1)} = \frac{K_c \left(s + \frac{1}{T_1}\right) \left(s + \frac{1}{T_2}\right)}{\left(s + \frac{\beta}{T_1}\right) \left(s + \frac{1}{\beta T_2}\right)}$$

$\beta > 1$

D Saez, Arch24, EL42D Control de Sistemas, U. de Chile

Controlador por Atraso – Adelanto de Fase



D Saez, Arch24, EL42D Control de Sistemas, U. de Chile

Controlador por Atraso – Adelanto de Fase

Ejemplo: $\frac{K}{s(s+1)(s+2)}$

Se quiere que:

$K_v = 10s^{-1}, MF = 50^\circ, MG \geq 10dB$

Compensador por atraso – adelante fase.

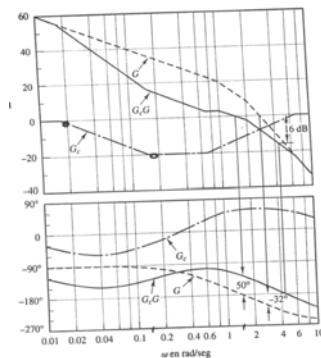
D Saez, Arch24, EL42D Control de Sistemas, U. de Chile

Controlador por Atraso – Adelanto de Fase

Compensador por atraso y adelanto de fase.

$$G_c(s) = \left(\frac{s+0.7}{s+7} \right) \left(\frac{s+0.15}{s+0.015} \right)$$

D Saez, Arch24, EL42D Control de Sistemas, U. de Chile



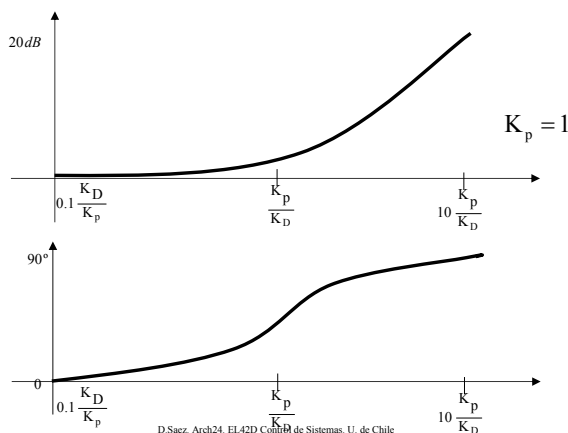
D Saez, Arch24, EL42D Control de Sistemas, U. de Chile

Diseño en el Dominio de la Frecuencia con el Controlador PD

Interpretación en el dominio de la frecuencia (PD):

$$G_c(j\omega) = K_p + K_D j\omega = K_p \left(1 + \frac{K_D}{K_p} j\omega \right)$$

D Saez, Arch24, EL42D Control de Sistemas, U. de Chile



D Saez, Arch24, EL42D Control de Sistemas, U. de Chile

Diseño en el Dominio de la Frecuencia con el Controlador PD

El principio de diseño del controlador PD involucra el localizar la frecuencia de corte del controlador $\omega = K_p / K_D$, tal que se logre un mejoramiento efectivo del margen de fase en la nueva frecuencia de cruce de ganancia.

D Saez Arch24 EL42D Control de Sistemas U. de Chile

Resumen de los Efectos de un Controlador PD

1. Mejora el amortiguamiento y reduce el sobrepaso máximo.
2. Reduce el tiempo de subida y el tiempo de estabilización.
3. Incrementa el ancho de banda.
4. Puede acentuar el ruido en altas frecuencias.
5. No es efectivo para sistemas inicialmente inestables.

D Saez Arch24 EL42D Control de Sistemas U. de Chile

Diseño en el Dominio de la Frecuencia con el Controlador PD

Ejemplo: Considere el siguiente sistema:

$$G(s) = \frac{4500K}{s(s + 316.2)}$$

Se desea diseñar un controlador PD tal que el sistema en lazo cerrado cumpla las siguientes especificaciones:

Error en estado estacionario debido a una entrada rampa ≤ 0.0043 , Margen de fase $\geq 80^\circ$.

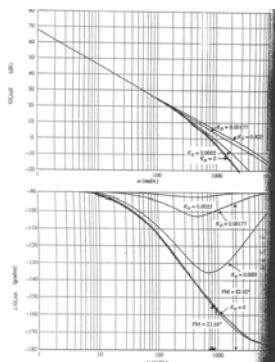
D Saez Arch24 EL42D Control de Sistemas U. de Chile

Diseño en el Dominio de la Frecuencia con el Controlador PD

con $K_D = 0 \rightarrow K = 1 \rightarrow MF = 22,68^\circ$

K_D	MG (dB)	MF (grados)	Cruce de ganancia (rad/s)	BW (rad/s)	M_r	t_r (s)	t_s (s)	Sobre máx (%)
0.0005	∞	22.68	868	1370	2.522	0.00125	0.0151	52
0.00177	∞	46.20	913.5	1326	1.381	0.0076	0.0076	25
0.0025	∞	88.95	2046	2083	1.000	0.00103	0.0013	0

D Saez Arch24 EL42D Control de Sistemas U. de Chile

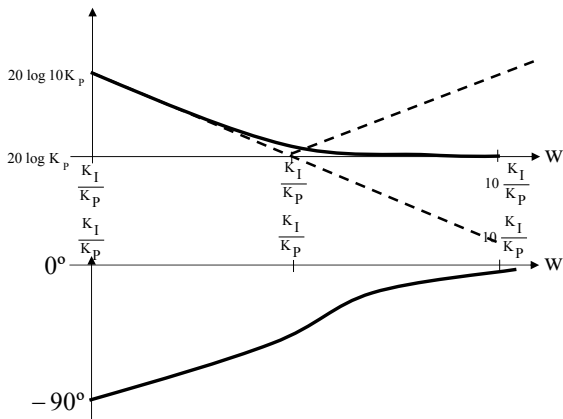


D Saez Arch24 EL42D Control de Sistemas U. de Chile

Interpretación en el Dominio de la Frecuencia (PI)

$$G_C(j\omega) = K_p + \frac{K_I}{j\omega} = K_I \frac{(1 + (\frac{K_p}{K_I})j\omega)}{j\omega}$$

D Saez Arch24 EL42D Control de Sistemas U. de Chile



Diseño en el Dominio de la Frecuencia con el Controlador PI

1. Calcular la ganancia del sistema compensado con el requisito de desempeño en estado estacionario.
2. Determinar el MF y MG del sistema no compensado.
3. Para el requisito de MF, la nueva frecuencia de cruce de ganancia w_g' correspondiente se localiza sobre el diagrama de Bode. El Bode del sistema compensado debe pasar a 0dB en esta nueva frecuencia de cruce de ganancia.

Diseño en el Dominio de la Frecuencia con el Controlador PI

4. Para llevar la curva de magnitud del sistema no compensado de 0 dB en w_g' , el controlador PI debe proveer la cantidad de atenuación igual a la ganancia de la curva de magnitud en w_g' , es decir:

$$\left| G_p(jw_g') \right|_{dB} = -20 \log K_p \text{ dB} \quad K_p < 1$$

$$K_p = 10^{-\left| G_p(jw_g') \right|_{dB} / 20} \quad K_p < 1$$

D. Saez, Arch24, EL42D Control de Sistemas, U. de Chile

Diseño en el Dominio de la Frecuencia con el Controlador PI

5. Hasta el momento, se ha supuesto que aunque la frecuencia de cruce es alterada para atenuar la magnitud, la fase original no es afectada con el controlador PI. Sin embargo, esto no es posible ya que la propiedad de atenuación del PI está acompañada con un retraso de fase que perjudica el margen de fase.

D. Saez, Arch24, EL42D Control de Sistemas, U. de Chile

Diseño en el Dominio de la Frecuencia con el Controlador PI

Entonces:

$$\frac{K_I}{K_p} = \frac{w_g'}{10} \text{ rad/s}$$

6. Se verifican las especificaciones.

D. Saez, Arch24, EL42D Control de Sistemas, U. de Chile

Resumen de controladores PI

1. Mejora el amortiguamiento y reduce el sobrepaso máximo.
2. Incrementa el tiempo de subida.
3. Disminuye el ancho banda.
4. Mejora MG y MF.
5. Filtra ruido a alta frecuencia.

D. Saez, Arch24, EL42D Control de Sistemas, U. de Chile

Diseño en el Dominio de la Frecuencia con el Controlador PI

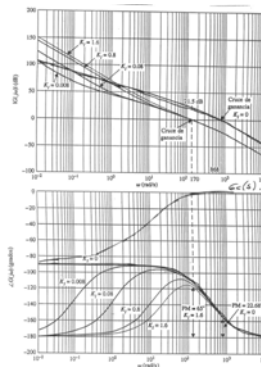
Ejemplo: Considere el siguiente sistema:

$$G(s) = \frac{4500K}{s(s + 316.2)}$$

Se desea diseñar un controlador PI tal que se cumplan los siguientes especificaciones:

$$MF \geq 65^\circ$$

D Saez Arch24. EL42D Control de Sistemas. U. de Chile



D Saez Arch24. EL42D Control de Sistemas. U. de Chile

Diseño en el Dominio de la Frecuencia con el Controlador PI

K/K_p	K	K_p	K_i	MG (dB)	MG (dB)	Grupos de Ganancia (dB)	Grupos de Fase (rad/s)
0	0	1.00	∞	22.6	2.55	1390.87	868
20	1.6	0.08	∞	58.45	1.12	268.92	165.73
10	0.8	0.08	∞	61.98	1.06	262.38	164.96
5	0.4	0.08	∞	63.75	1.03	258.93	164.77
0.1	0.008	0.08	∞	65.17	1.00	256.77	164.77

D Saez Arch24. EL42D Control de Sistemas. U. de Chile